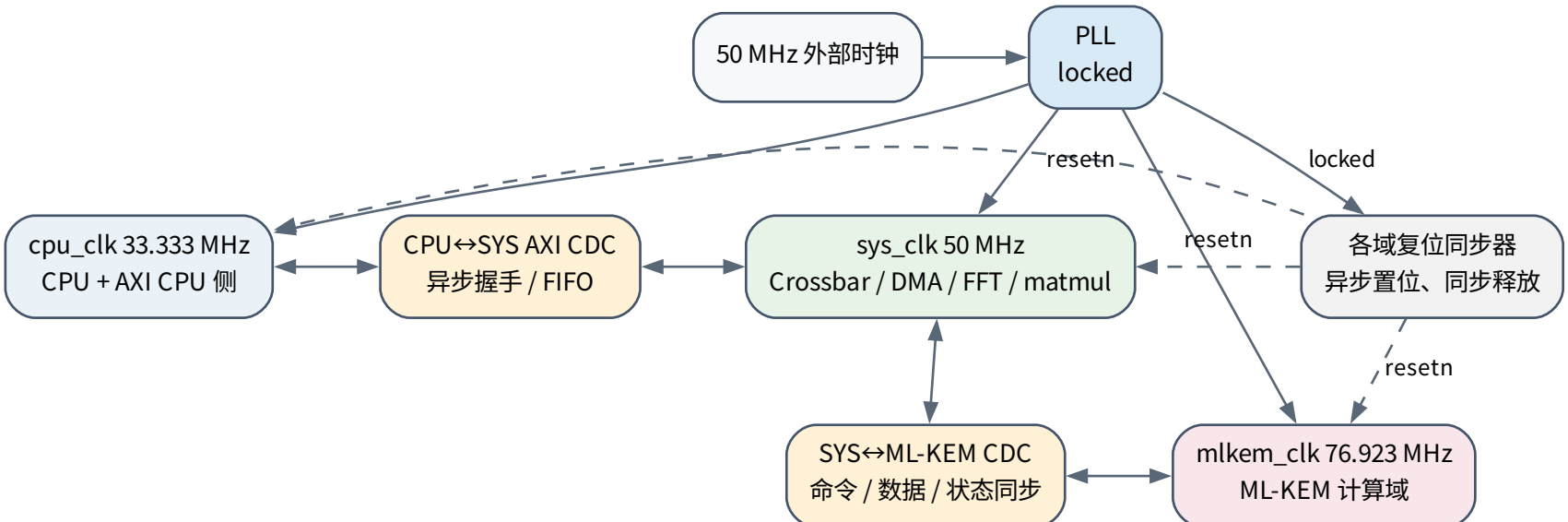
50 MHz 外部时钟
PLL
locked
resetn
locked
cpu_clk 33.333 MHz
CPU + AXI CPU 侧
CPU↔SYS AXI CDC
异步握手 / FIFO
sys_clk 50 MHz
Crossbar / DMA / FFT / matmul
resetn
各域复位同步器
异步置位、同步释放
resetn
SYS↔ML-KEM CDC
命令 / 数据 / 状态同步
mlkem_clk 76.923 MHz
ML-KEM 计算域