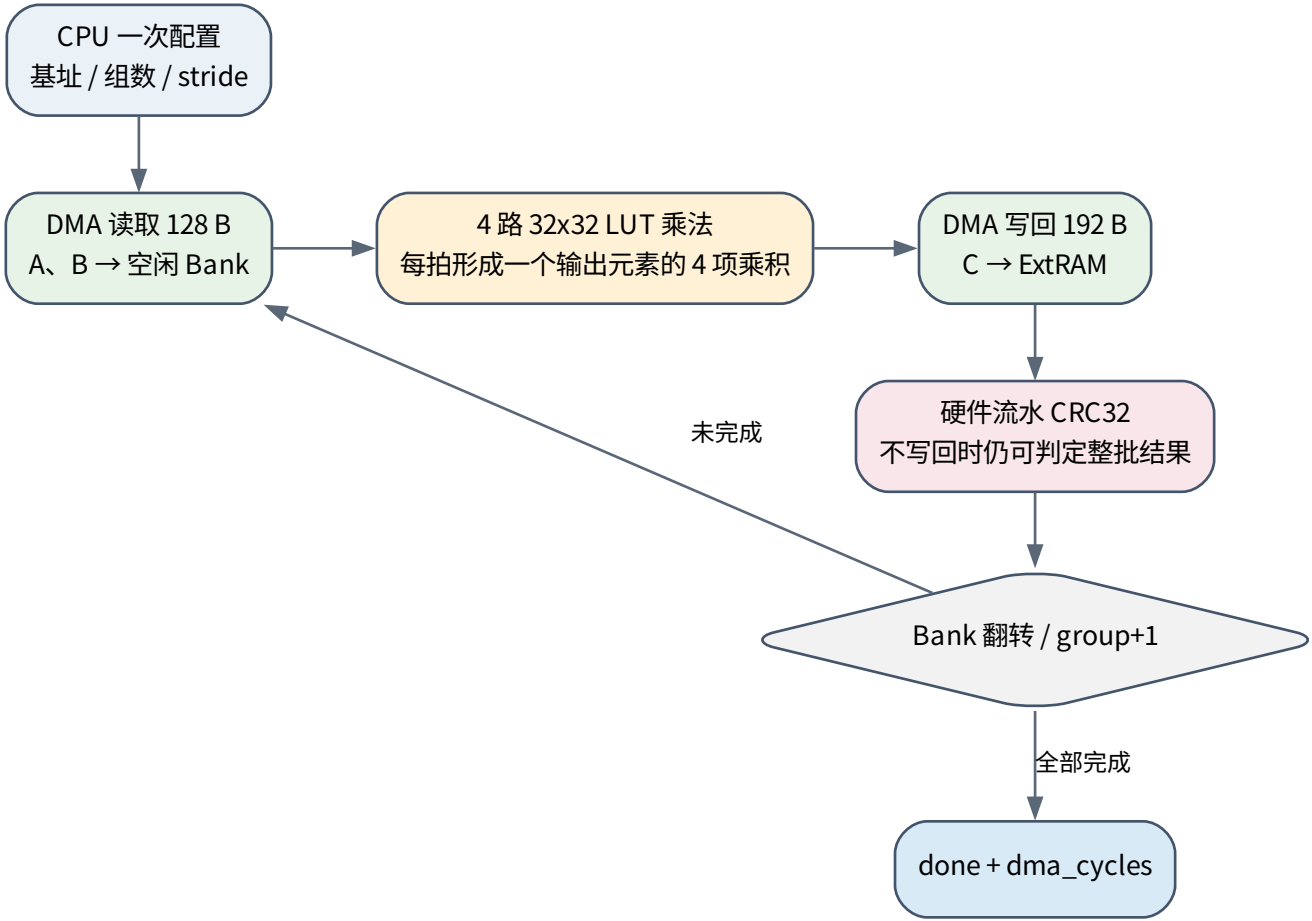
CPU 一次配置
基址 / 组数 / stride
DMA 读取 128 B
A、B → 空闲 Bank
4 路 32x32 LUT 乘法
每拍形成一个输出元素的 4 项乘积
DMA 写回 192 B
C → ExtRAM
硬件流水 CRC32
不写回时仍可判定整批结果
未完成
Bank 翻转 / group+1
全部完成
done + dma_cycles